





	Przełącznik 2				Przełącznik 1							
Przełącznik DIP nr	4	3	2	1	8	7	6	5	4	3	2	1
linia adresowa	X	X	A0	A1	A2	A3	A4	A5	A6	A7	A8	A9
<b>Adres 80h</b> przełącznik odpowiada	X	X	0	0	0	0	0	0	0	1	0	0
	X	X	On	On	On	On	On	On	On	Off	On	On
			0				8				0	
<b>Adres 3F8h</b> Przełącznik odpowiada	X	X	0	0	0	1	1	1	1	1	1	1
	X	X	On	On	On	Off	Off	Off	Off	Off	Off	Off
			8				F				3	
<div><div>12</div><div>11</div><div>10</div><div>9</div><div>8</div><div>7</div><div>6</div><div>5</div><div>4</div><div>3</div><div>2</div><div>1</div><div>0</div></div> <div><div>LSD</div><div>0</div><div>1</div><div>1</div><div></div><div></div><div></div><div></div><div></div><div></div><div></div><div></div><div>MSD</div></div>												

**Tabela 8.3. Ustawienia przełączników dla adresu 80h i adresu 3F8h**

Wyjście Pin nr.	Podział przez	Jumper nr.
5	16	1
4	32	2
6	64	3
14	128	4
13	256	5
15	512	6
1	1024	7
2	2048	8

**Tabela 8.4. Ustawienia dzielników do pokazania częstotliwości taktowania magistrali**